SIEMENS

SIMATIC

Système de contrôle de procédés PCS 7
PCS 7 Basis Library Lisezmoi V9.0 SP2 (en ligne)

Lisezmoi

Note relative à la sécurité 1

Aperçu 2

Directives de configuration et d'exploitation 3

Remarques relatives à la documentation 4

Instructions d'installation 5

Nouveautés et changements par rapport aux versions précédentes 6

Historique des modifications fichier Lisezmoi PCS 7 Basis Library (Online) 7

Version : 2019-03-03 (online)

V9.0 SP2
A5E43752676-AA

Mentions légales

Signalétique d'avertissement

Ce manuel donne des consignes que vous devez respecter pour votre propre sécurité et pour éviter des dommages matériels. Les avertissements servant à votre sécurité personnelle sont accompagnés d'un triangle de danger, les avertissements concernant uniquement des dommages matériels sont dépourvus de ce triangle. Les avertissements sont représentés ci-après par ordre décroissant de niveau de risque.

⚠ DANGER
signifie que la non-application des mesures de sécurité appropriées **entraîne** la mort ou des blessures graves.

⚠ ATTENTION
signifie que la non-application des mesures de sécurité appropriées **peut entraîner** la mort ou des blessures graves.

⚠ PRUDENCE
signifie que la non-application des mesures de sécurité appropriées peut entraîner des blessures légères.

IMPORTANT
signifie que la non-application des mesures de sécurité appropriées peut entraîner un dommage matériel.

En présence de plusieurs niveaux de risque, c'est toujours l'avertissement correspondant au niveau le plus élevé qui est reproduit. Si un avertissement avec triangle de danger prévient des risques de dommages corporels, le même avertissement peut aussi contenir un avis de mise en garde contre des dommages matériels.

Personnes qualifiées

L'appareil/le système décrit dans cette documentation ne doit être manipulé que par du **personnel qualifié** pour chaque tâche spécifique. La documentation relative à cette tâche doit être observée, en particulier les consignes de sécurité et avertissements. Les personnes qualifiées sont, en raison de leur formation et de leur expérience, en mesure de reconnaître les risques liés au maniement de ce produit / système et de les éviter.

Utilisation des produits Siemens conforme à leur destination

Tenez compte des points suivants:

⚠ ATTENTION
Les produits Siemens ne doivent être utilisés que pour les cas d'application prévus dans le catalogue et dans la documentation technique correspondante. S'ils sont utilisés en liaison avec des produits et composants d'autres marques, ceux-ci doivent être recommandés ou agréés par Siemens. Le fonctionnement correct et sûr des produits suppose un transport, un entreposage, une mise en place, un montage, une mise en service, une utilisation et une maintenance dans les règles de l'art. Il faut respecter les conditions d'environnement admissibles ainsi que les indications dans les documentations afférentes.

Marques de fabrique

Toutes les désignations repérées par ® sont des marques déposées de Siemens AG. Les autres désignations dans ce document peuvent être des marques dont l'utilisation par des tiers à leurs propres fins peut enfreindre les droits de leurs propriétaires respectifs.

Exclusion de responsabilité

Nous avons vérifié la conformité du contenu du présent document avec le matériel et le logiciel qui y sont décrits. Ne pouvant toutefois exclure toute divergence, nous ne pouvons pas nous porter garants de la conformité intégrale. Si l'usage de ce manuel devait révéler des erreurs, nous en tiendrons compte et apporterons les corrections nécessaires dès la prochaine édition.

Siemens AG
Division Process Industries and Drives
Postfach 48 48
90026 NÜRNBERG
ALLEMAGNE

A5E43752676-AA
℗ 02/2019 Sous réserve de modifications

Copyright © Siemens AG 2019.
Tous droits réservés

Sommaire

1 Note relative à la sécurité 5

2 Aperçu 7

3 Directives de configuration et d'exploitation 9

4 Remarques relatives à la documentation 11

5 Instructions d'installation 13

5.1 Contenu de la livraison 13

5.2 Conditions matérielles requises 14

5.3 Conditions logicielles requises 15

5.4 Installation de PCS 7 Basis Library 16

6 Nouveautés et changements par rapport aux versions précédentes 17

6.1 Version 9.0 18
6.1.1 Nouveautés dans la version 9.0 18
6.1.2 Modifications dans la version 9.0 18
6.1.3 Informations sur la mise à jour Version 9.0 18

6.2 Version 9.0 Update 1 22
6.2.1 Nouveautés dans la version 9.0 Update 1 22
6.2.2 Modifications dans la version 9.0 Update 1 22
6.2.3 Informations sur la mise à jour Version 9.0 Update 1 22

6.3 Version 9.0 SP1 24
6.3.1 Nouveautés dans la version 9.0 SP1 24
6.3.2 Modifications dans la version 9.0 SP1 24
6.3.3 Informations sur la mise à jour, version 9.0 SP1 25

6.4 Version 9.0 SP1 Update 1 28
6.4.1 Modifications dans la version 9.0 SP1 Update 1 28
6.4.2 Informations de mise à jour de la version 9.0 SP1 Update 1 28

6.5 Version 9.0 SP1 Update 2 30
6.5.1 Modifications dans la version 9.0 SP1 Update 2 30
6.5.2 Informations de mise à jour de la version 9.0 SP1 Update 2 30

6.6 Version 9.0 SP1 Update 3 33
6.6.1 Modifications dans la version 9.0 SP1 Update 3 33
6.6.2 Informations de mise à jour de la version 9.0 SP1 Update 3 33

6.7 Version 9.0 SP1 Update 4 35
6.7.1 Modifications dans la version 9.0 SP1 Update 4 35
6.7.2 Informations de mise à jour de la version 9.0 SP1 Update 4 35

6.8 Version 9.0 SP2 37
6.8.1 Nouveautés dans la version 9.0 SP2 37
6.8.2 Modifications dans la version 9.0 SP2 38
6.8.3 Informations sur la mise à jour, version 9.0 SP2 39

7 Historique des modifications fichier Lisezmoi PCS 7 Basis Library (Online) 43

Note relative à la sécurité 1

Siemens commercialise des produits et solutions comprenant des fonctions de sécurité industrielle qui contribuent à une exploitation sûre des installations, systèmes, machines et réseaux.

Pour garantir la sécurité des installations, systèmes, machines et réseaux contre les cybermenaces, il est nécessaire de mettre en œuvre - et de maintenir en permanence - un concept de sécurité industrielle global et de pointe. Les produits et solutions de Siemens constituent une partie de ce concept.

Il incombe aux clients d'empêcher tout accès non autorisé à leurs installations, systèmes, machines et réseaux. Ces systèmes, machines et composants doivent uniquement être connectés au réseau d'entreprise ou à Internet si et dans la mesure où cela est nécessaire et seulement si des mesures de protection adéquates (ex: pare-feux et/ou segmentation du réseau) ont été prises.

Pour plus d'informations sur les mesures de protection pouvant être mises en œuvre dans le domaine de la sécurité industrielle, rendez-vous sur
https://www.siemens.com/industrialsecurity.

Les produits et solutions Siemens font l'objet de développements continus pour être encore plus sûrs. Siemens recommande vivement d'effectuer des mises à jour dès que celles-ci sont disponibles et d'utiliser la dernière version des produits. L'utilisation de versions qui ne sont plus prises en charge et la non-application des dernières mises à jour peut augmenter le risque de cybermenaces pour nos clients.

Pour être informé des mises à jour produit, abonnez-vous au flux RSS Siemens Industrial Security à l'adresse suivante:
https://www.siemens.com/industrialsecurity

Aperçu

2

Remarque

Veuillez lire attentivement le contenu de ce fichier, car il contient des informations et des compléments importants relatifs à PCS 7 Basis .

Les informations contenues dans ce fichier Lisezmoi sont prépondérantes par rapport à celles des manuels PCS 7.

Directives de configuration et d’exploitation 3

- Les **blocs de bibliothèque** sont exclusivement prévus pour les systèmes d'automatisation **S7-400** .
- ET 200iS, ET 200X et les appareils de terrain DP **ne peuvent pas** être utilisés dans un système H derrière un Y-Link avec des blocs PCS 7
- Un ET 200S (IM 151-1 High Feature) et un répéteur de diagnostic peuvent uniquement être pris en charge comme esclave DP V0 derrière un Y-Link, mais doivent être configurés comme DPV1.
- Le paramétrage du temps de cycle minimal de l’OB1 à une valeur différente de 0 n’est pas autorisé.
  Le temps de cycle minimum de l'OB 1 est préréglé à 200ms pour la CPU 410 PA SMART.
- La périphérie décentralisée unilatérale n'est pas prise en charge dans PCS 7.
- Les options "Etat de la tension d'alimentation L+" et "Etat de la tension de retour" réglables ne sont pas prises en charge pour les modules serveur ET 200SP. Si ces options ne sont pas activées, un bloc de diagnostic est créé pour le module serveur. Si ces options sont activées, un avertissement est émis lors de la compilation avec pilotes et aucun bloc de diagnostic n'est inséré. Il n'est pas possible d'utiliser la fonctionnalité de ces options avec les blocs de voies.
- L'état de la valeur n'est pris en charge que pour des modules ET 200SP HA.
- Les types de données définis par l'utilisateur (UDT) de 1 à 50 et de 200 à 299 sont réservés pour PCS 7 Advanced Process Library et PCS 7 Basis Library .

Remarques relatives à la documentation 4

Vous trouverez toutes les informations sur le travail avec les blocs dans l’aide en ligne à laquelle vous pouvez accéder après l'installation sous forme d'aide contextuelle pour chaque bloc via la touche F1 ou le bouton d’aide (point d’interrogation).

Instructions d'installation 5

5.1 Contenu de la livraison

Vous avez reçu avec cette livraison la bibliothèque suivante :

- PCS 7 Basis Library V9.0 SP2

5.2 Conditions matérielles requises

La configuration matérielle requise est la même que pour SIMATIC PCS 7 Version 9.0 SP2.

Remarque

Bloc CPU_RT :

L'affichage de charge du bloc CPU_RT est réalisé avec la fonction système SFC 78, disponible à partir de la version de CPU standard >= 5.0, version de CPU hautement disponible >= 4.5 et avec le logiciel CPU WinLC RTX. Pour les versions < 5.0 ou < 4.5, la fonction « Pas d'arrêt en cas de surcharge » est désormais disponible.

5.3 Conditions logicielles requises

PCS 7 Basis Library V9.0 SP2 requiert PCS 7 Advanced Process Library V9.0 SP2.

5.4 Installation de PCS 7 Basis Library

Veuillez quitter toutes les applications avant de démarrer le Setup.

Vous exécutez l'installation de la bibliothèque via le programme d'installation général de PCS 7 ou le programme setup.exe de PCS 7 Basis Library.

D'autres instructions vous sont données tout au long de l'installation.

La bibliothèque est copiée dans le lecteur sur lequel le logiciel de base PCS 7 est installé.

70 Mo d’espace libre environ doivent être disponibles sur le lecteur.

Une fois l’installation terminée, vous trouverez les blocs de PCS 7 Basis Library dans la bibliothèque "PCS 7 BasisLibrary V90".

Afin de pouvoir continuer à compiler et charger les modifications dans votre projet, utilisez le cas échéant les blocs de la version précédente de PCS 7 BasisLibrary.

Sachez que, dans ce cas, vous ne pourrez pas exploiter les nouveautés et les améliorations décrites au paragraphe "Remarques relatives à la documentation".

Pour l'actualisation de votre projet AS, reprenez les blocs dans votre projet.

Exécutez ensuite une importation des types de bloc.

Nouveautés et changements par rapport aux versions précédentes

6

Remarque

Tenez compte le cas échéant des remarques des versions précédentes.

6.1 Version 9.0

6.1.1 Nouveautés dans la version 9.0

- Prise en charge de nouveaux matériels
  - S7-410 CPU
    CPU 410-5H V8.2, MLFB: 6ES7 410-5HX08-0AB0
    CPU 410E, MLFB: 6ES7410-5HM08-0AB0
  - Système de périphérie décentralisée ET 200SP HA.
    Prise en charge de tous les blocs validés pour PCS 7 V9.0.
    Prise en charge de l'horodatage (SOE), redondance IO, multiHART, redondances S2 et R1.
  - Compact Field Unit PA, MLFB: 6ES7 655-5PX11-0XX0
  - Scalance XF204-2BA V3.1, MLFB 6GK5 204-2AA00-2GF2
  - Scalance XF204-2BA DNA V3.1, MLFB 6GK5 204-2AA00-2YF2
  - SITOP PSU8600 et UPS1600
  - Lien IE/PB PN IO V3.0, MLFB 6GK1 411-5AB10 avec adapteurs de bus
- Modifications du comportement
  - Un appareil s'affiche en mode passif dans Asset Management lorsque tous les emplacements utilisés sont à l'état passif.

6.1.2 Modifications dans la version 9.0

- Amélioration du comportement des blocs de diagnostic en cas de défaut de niveau supérieur

6.1.3 Informations sur la mise à jour Version 9.0

Pour la mise à jour du logiciel de V8.2.x à la version 9.0, veuillez noter :

1. Compilation de l’AS : **Compilation complète**
2. Chargement du programme AS : **Chargement complet**
3. Arrêt de l'AS requis : **Oui (L'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)**
4. Compilation de l'OS : **Compilation complète**

Liste des blocs modifiés

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
CONEC	FB88	9.0	oui	oui
CPU_RT	FB128	9.0	oui	oui
DIAG_AB	FB414	9.0	oui	oui
DPAY_V0	FB108	9.0	oui	oui
DPAY_V1	FB115	9.0	oui	oui
DPAY_V1_PN	FB204	9.0	oui	oui
DPDIAGV0	FB117	9.0	oui	oui
DREP	FB113	9.0	oui	oui
DREP_L	FB125	9.0	oui	oui
FF_MOD32	FB124	9.0	oui	oui
FFD_CIF	FB145	9.0	oui	oui
FFDP_L1	FB139	9.0	oui	oui
FM_CNT	FB126	9.0	oui	oui
FM_CO	FB79	9.0	oui	oui
IM_TS_PN	FB420	9.0	nouveau bloc	
IMDRV_TS	FB129	9.0	oui	oui
MHA_CO	FB426	9.0	nouveau bloc	
MOD_1	FB91	9.0	oui	oui
MOD_2	FB92	9.0	oui	oui
MOD_3	FB95	9.0	oui	oui
MOD_4	FB119	9.0	oui	oui
MOD_64	FB137	9.0	oui	oui
MOD_CENTRAL	FB206	9.0	oui	oui
MOD_CP	FB98	9.0	oui	oui
MOD_CP_PN	FB201	9.0	oui	oui
MOD_D1	FB93	9.0	oui	oui
MOD_D16_PN	FB198	9.0	oui	oui
MOD_D2	FB94	9.0	oui	oui
MOD_D24_PN	FB199	9.0	oui	oui
MOD_D3	FB134	9.0	Non	oui
MOD_D32_PN	FB421	9.0	nouveau bloc	
MOD_D8	FB424	9.0	nouveau bloc	
MOD_D8_PN	FB197	9.0	oui	oui
MOD_DRV	FB148	9.0	oui	oui
MOD_ENME	FB419	9.0	Non	oui
MOD_HA	FB97	9.0	oui	oui
MOD_HA_PN	FB200	9.0	oui	oui

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
MOD_HA_PN1	FB417	9.0	oui	oui
MOD_MS	FB96	9.0	oui	oui
MOD_PAL0	FB99	9.0	oui	oui
MOD_PAX0	FB112	9.0	oui	oui
MOD_SWT	FB149	9.0	oui	oui
OB5X2OB5	FC265	9.0	nouveau bloc	
OB_BEGIN	FB100	9.0	oui	oui
OB_BEGIN_HPN	FB205	9.0	oui	oui
OB_BEGIN_PN	FB130	9.0	oui	oui
OB_DIAG1	FB118	9.0	oui	oui
OB_DIAG1_PN	FB202	9.0	oui	oui
OB_DIAG2	FB416	9.0	Non	oui
OB_DIAGF	FB146	9.0	oui	oui
OB_DIAGF2	FB418	9.0	oui	oui
OB_END	FC280	9.0	oui	oui
OR_16_PN	FB428	9.0	nouveau bloc	
OR_32_PN	FB429	9.0	nouveau bloc	
OR_32_TS	FB138	9.0	Non	oui
OR_32TPN	FB431	9.0	nouveau bloc	
OR_8_PN	FB430	9.0	nouveau bloc	
OR_H16PN	FB423	9.0	nouveau bloc	
OR_HA16C	FB133	9.0	Non	oui
OR_M_16C	FB84	9.0	Non	oui
OR_M_32C	FB85	9.0	Non	oui
OR_M_8C	FB83	9.0	Non	oui
OR_MHA1_CO	FB440	9.0	nouveau bloc	
OR_MHA_CO	FB427	9.0	nouveau bloc	
PADP_L00	FB109	9.0	oui	oui
PADP_L01	FB110	9.0	oui	oui
PADP_L02	FB111	9.0	oui	oui
PADP_L10	FB116	9.0	oui	oui
PADP_L10_PN	FB203	9.0	oui	oui
PDM_MS	FB81	9.0	oui	oui
PO_UPDAT	FC279	9.0	Non	oui
PS	FB89	9.0	oui	oui
QC_CHNG	FB135	9.0	oui	oui
RACK	FB107	9.0	oui	oui
RACK_CFU	FB425	9.0	nouveau bloc	
RACK_PN	FB90	9.0	Non	oui
RACK_PN1	FB415	9.0	nouveau bloc	

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
RACK_PNT	FB432	9.0	nouveau bloc	
RED_AI	FB444	9.0	nouveau bloc	
RED_AIH	FB447	9.0	nouveau bloc	
RED_AQ	FB445	9.0	nouveau bloc	
RED_AQH	FB448	9.0	nouveau bloc	
RED_DI	FB442	9.0	nouveau bloc	
RED_DQ	FB443	9.0	nouveau bloc	
RED_F	FC289	9.0	oui	oui
RED_MF	FB441	9.0	nouveau bloc	
SUBNET	FB106	9.0	non	oui
SUBNET_PN	FB82	9.0	oui	oui

Remarque

- Les blocs pour lesquels seuls des attributs, des textes de message et/ou des numéros de version ont été modifiés ne sont pas listés.
- "Oui" figure dans la colonne "Modification d'interface" et "non" dans la colonne "Modification du code" lorsque les interfaces ont été préparées pour une fonction ultérieure.

6.2 Version 9.0 Update 1

6.2.1 Nouveautés dans la version 9.0 Update 1

- BlockIcon pour IE/PB-Link V3.0

6.2.2 Modifications dans la version 9.0 Update 1

- Améliorations pour les appareils de terrain Profibus PA sur la CFU
- Amélioration du comportement au démarrage du bloc **CPU_RT**
- Amélioration du comportement de signalisation des blocs **OB_BEGIN**, **OB_BEGIN_PN** , et **OB_BEGIN_HPN**
- Amélioration du comportement pour le paramètre de sortie SUBN1ERR du bloc **SUBNET_PN**.
- Amélioration du comportement de diagnostic des blocs **MOD_PAL0** et **RACK_CFU**

6.2.3 Informations sur la mise à jour Version 9.0 Update 1

Pour la mise à jour du logiciel-de la version V9.0 à 9.0.0.1 :

1. Compilation de l’AS : **Compilation complète**
2. Chargement du programme AS : **Chargement des modifications**
3. Arrêt de l'AS requis : **Non**
4. Compilation de l'OS : **Compilation des modifications**

Liste des blocs modifiés

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
CPU_RT	FB128	9.0	Non	Oui
MOD_PAL0	FB99	9.0	Non	Oui
OB_BEGIN	FB100	9.0	Non	Oui
OB_BEGIN_PN	FB130	9.0	Non	Oui
OB_BEGIN_HPN	FB205	9.0	Non	Oui
RACK_CFU	FB425	9.0	Non	Oui
SUBNET_PN	FB82	9.0	Non	Oui

Remarque

- Les blocs pour lesquels seuls des attributs, des textes de message et/ou des numéros de version ont été modifiés ne sont pas listés.
- "Oui" figure dans la colonne "Modification d’interface" et "non" dans la colonne "Modification du code" lorsque les interfaces ont été préparées pour une fonction ultérieure.

6.3 Version 9.0 SP1

6.3.1 Nouveautés dans la version 9.0 SP1

- Prise en charge de IM155-6 PN HF V3.3 (6ES7 155-6AU00-0CN0) avec les adaptateurs de bus BA 2xLC (6ES7193-6AG00-0AA0), BA LC/RJ45 (6ES7193-6AG20-0AA0) et BA LC/FC (6ES7193-6AG40-0AA0)
- Diagnostic port par port PROFINET avec le nouveau bloc OB_DIAG_NC pour les appareils esclaves norme PN avec PN_MAIN_FAMILIY = 13 (ex. Scalance)
- Prise en charge de IM155-6 DP HF V3.1 (6ES7 155-6BU00-0CN0) avec les modules
  - Module d'entrées analogiques AI EnergyMeter 480VAC ST (6ES7 134-6PA20-0BD0)
  - Module d'entrées analogiques AI2 x U/I 2,4-wire HF (6ES7 134-6HB00-0CA1)
  - Module d'entrées analogiques AI4 x I 2,4-wire ST (6ES7 134-6GD00-0BA1)
  - Module d'entrées analogiques AI4 x I 2-wire 4..20mA (6ES7 134-6TD00-0CA1)
  - Module d'entrées analogiques AI4 x RTD/TC 2,3,4-wire HF (6ES7 134-6JD00-0CA1)
  - Module d'entrées analogiques AI4 x U/I 2-wire ST (6ES7 134-6HD00-0BA1)
  - Module d'entrées analogiques AI8 x RTD/TC 2-wire HF (6ES7 134-6JF00-0CA1)
  - Module de sorties analogiques AQ2 x U/I HF (6ES7 135-6HB00-0CA1)
  - Module de sorties analogiques AQ4 x U/I ST (6ES7 135-6HD00-0BA1)
  - Module d'entrées TOR DI16 x 24VDC ST (6ES7 131-6BH00-0BA0)
  - Module d'entrées TOR DI8 x 24VDC ST (6ES7 131-6BF00-0BA0)
  - Module d'entrées TOR DI8 x 24VDC HF (6ES7 131-6BF00-0CA0)
  - Module d'entrées TOR DI8 x NAMUR HF (6ES7 131-6TF00-0CA0)
  - Module de sorties TOR DQ16 x 24VDC/0.5A ST (6ES7 132-6BH00-0BA0)
  - Module de sorties TOR DQ4 x 24VDC/2A ST (6ES7 132-6BD20-0BA0)
  - Module de sorties TOR DQ8 x 24VDC/0.5A ST (6ES7 132-6BF00-0BA0)
  - Module de sorties DQ8 x 24VDC/0.5A HF (6ES7 132-6BF00-0CA0)
  - Module de sorties RQ4 x 120VDC..230VAC/5A NO ST (6ES7 132-6HD00-0BB0)
  - Module serveur (6ES7 193-6PA00-0AA0)

6.3.2 Modifications dans la version 9.0 SP1

- Amélioration du comportement de diagnostic des modules ET 200SP HA HART (blocs **MOD_D8_PN**, **MOD_D16_PN**, **MOD_D24_PN**, **MOD_D32_PN**, **MOD_HA_PN1**, **OR_H16PN**, **OR_MHA1_CO** et **OR_MHA1_CO**)
- Amélioration du comportement de signalisation des blocs **FF_MOD32**, **MOD_DRV**, **MOD_PAX0**, **MOD_SWT** en interaction avec PDM

- Amélioration du comportement de diagnostic des blocs **RACK_PN1** et **RACK_PNT** lors du chargement HCiR et du débrochage du module serveur
- Amélioration du comportement de diagnostic du bloc **RACK** à la transition Stop/Run du CP443-5
- Nouveau message du bloc **SUBNET_PN** signalant la perte de redondance d'appareils S2 connectés
- Modification d'interface sur le bloc **PDM_MS** pour la préparation d'une fonctionnalité future.

6.3.3 Informations sur la mise à jour, version 9.0 SP1

Les actions suivantes sont nécessaires pour la mise à jour du logiciel V9.0 Update 1 à la version 9.0 SP1 :

1. Compilation de l'AS : **Compilation complète**
2. Chargement du programme AS : **Chargement des modifications**
3. Arrêt de l'AS requis : **Non**
4. Compilation de l'OS : **Compilation complète**

Liste des blocs modifiés

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
SUBNET_PN	FB82	9.0	Non	Oui
OR_M_8C	FB83	9.0	Non	Oui
OR_M_16C	FB84	9.0	Non	Oui
OR_M_32C	FB85	9.0	Non	Oui
MOD_1	FB91	9.0	Non	Oui
MOD_2	FB92	9.0	Non	Oui
MOD_D1	FB93	9.0	Non	Oui
MOD_D2	FB94	9.0	Non	Oui
MOD_3	FB95	9.0	Non	Oui
MOD_PAL0	FB99	9.0	Non	Oui

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
SUBNET	FB106	9.0	Non	Oui
RACK	FB107	9.0	Non	Oui
MOD_PAX0	FB112	9.0	Non	Oui
OB_DIAG1	FB118	9.0	Non	Oui
MOD_4	FB119	9.0	Non	Oui
FF_MOD32	FB124	9.0	Non	Oui
CPU_RT	FB128	9.0	Non	Oui
IMDRV_TS	FB129	9.0	Non	Oui
OR_HA16C	FB133	9.0	Non	Oui
MOD_D3	FB134	9.0	Non	Oui
MOD_64	FB137	9.0	Non	Oui
OR_32_TS	FB138	9.0	Non	Oui
MOD_DRV	FB148	9.0	Non	Oui
MOD_SWT	FB149	9.0	Non	Oui
MOD_D8_PN	FB197	9.0	Non	Oui
MOD_D16_PN	FB198	9.0	Non	Oui
MOD_D24_PN	FB199	9.0	Non	Oui
RACK_PN1	FB415	9.0	Non	Oui
MOD_HA_PN1	FB417	9.0	Non	Oui
MOD_ENME	FB419	9.0	Non	Oui
IM_TS_PN	FB420	9.0	Non	Oui
MOD_D32_PN	FB421	9.0	Non	Oui
OR_H16PN	FB423	9.0	Non	Oui
MOD_D8	FB424	9.0	Non	Oui
RACK_CFU	FB425	9.0	Non	Oui
MHA_CO	FB426	9.0	Non	Oui
OR_MHA_CO	FB427	9.0	Non	Oui
OR_32TPN	FB431	9.0	Non	Oui
RACK_PNT	FB432	9.0	Non	Oui
MOD_D8_S7P	FB433	9.0	nouveau bloc	
MOD_D16_S7P	FB434	9.0	nouveau bloc	
MOD_HA_S7P	FB435	9.0	nouveau bloc	
OB_DIAG_NC	FB439	9.0	nouveau bloc	
OR_MHA1_CO	FB440	9.0	Non	Oui
RED_MF	FB441	9.0	Non	Oui
RED_DI	FB442	9.0	Non	Oui
RED_DQ	FB443	9.0	Non	Oui
RED_AI	FB444	9.0	Non	Oui
RED_AQ	FB445	9.0	Non	Oui
RED_AIH	FB447	9.0	Non	Oui

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
RED_AQH	FB448	9.0	Non	Oui
MOD_ENME_S7P	FB449	9.0	nouveau bloc	
PNTS2DT	FC261	1.0	Non	Oui
RED_F	FC289	9.0	Non	Oui
PDM_MS* * Le bloc PDM_MS est requis pour les versions futures et ne doit pas être utilisé actuellement. Ainsi, le chargement des modifications est possible.	FB81	9.0	Oui*	Non

Remarque

- Les blocs pour lesquels seuls des attributs, des textes de message et/ou des numéros de version ont été modifiés ne sont pas listés.
- "Oui" figure dans la colonne "Modification d'interface" et "non" dans la colonne "Modification du code" lorsque les interfaces ont été préparées pour une fonction ultérieure.

6.4 Version 9.0 SP1 Update 1

6.4.1 Modifications dans la version 9.0 SP1 Update 1

- Amélioration du comportement de diagnostic du bloc **SUBNET_PN** lors de la commutation entre Master et Standby
- Amélioration du comportement de diagnostic des blocs **MOD_D8_S7P**, **MOD_D16_S7P** et **MOD_HA_S7P** pour messages d'erreur HART
- Amélioration du bloc **OB_DIAG1** ou de l'utilisation du DPNRM_DG (SFC 13)
- Amélioration Amélioration du comportement de diagnostic du bloc **OB_DIAG1** pour l'Y-Link
- Amélioration de la configuration d'alarmes du bloc **MOD_ENME_S7P**
- Amélioration du comportement de diagnostic des blocs **MOD_D8_PN**, **MOD_D16_PN**, **MOD_D24_PN** et **MOD_D32_PN**
- Amélioration du comportement de diagnostic du bloc **RACK_PNT** et **IM_TS_PN** dans l'environnement de l'horodatage
- Correction dans la conversion de temps **PNTS2BCD**
- Améliorations de "Générer les pilotes" des appareils configurés pour le lien IE/PB
- Correction lors du traitement de l'ET 200iSP en interaction avec le module chien de garde 6ES7 138-7BB00-0AB0 via le générateur de pilotes PCS 7

6.4.2 Informations de mise à jour de la version 9.0 SP1 Update 1

Pour la mise à jour logicielle de V9.0 SP1 à la version 9.0 SP1 Update 1, suivre les instructions suivantes :

1. Compilation de l’AS : **Compilation complète**
2. Chargement du programme AS : **Chargement des modifications**
3. Arrêt de l'AS requis : **Non**
4. Compilation de l'OS : **Compilation complète**

Liste des blocs modifiés

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
SUBNET_PN	FB82	9.0	Non	Oui
OB_DIAG1	FB118	9.0	Non	Oui
MOD_D8_PN	FB197	9.0	Non	Oui
MOD_D16_PN	FB198	9.0	Non	Oui
MOD_D24_PN	FB199	9.0	Non	Oui
IM_TS_PN	FB420	9.0	Non	Oui
MOD_D32_PN	FB421	9.0	Non	Oui
RACK_PNT	FB432	9.0	Non	Oui
MOD_D8_S7P	FB433	9.0	Non	Oui
MOD_D16_S7P	FB434	9.0	Non	Oui
MOD_HA_S7P	FB435	9.0	Non	Oui
MOD_ENME_S7P	FB449	9.0	Non	Oui
PNTS2BCD	FC266	1.0	Non	Oui

Remarque

- Les blocs pour lesquels seuls des attributs, des textes de message et/ou des numéros de version ont été modifiés ne sont pas listés.
- "Oui" figure dans la colonne "Modification d'interface" et "non" dans la colonne "Modification du code" lorsque les interfaces ont été préparées pour une fonction ultérieure.

6.5 Version 9.0 SP1 Update 2

6.5.1 Modifications dans la version 9.0 SP1 Update 2

- Améliorations pour "Générer les pilotes" pour des appareils configurés via gsdml sans sous-emplacements
- Améliorations pour "Générer les pilotes" pour Sinamics G120 avec le télégramme 20
- Modifications des méta-connaissances pour la prise en charge de l'unité Fahrenheit pour les modules d'entrées analogiques ET 200SP HA
- Amélioration du bloc **OB_DIAG1** en ce qui concerne la réaction de diagnostic des appareils de terrain en aval d'un Y-Link
- Amélioration de la réaction de diagnostic du bloc **RED_AIH** en ce qui concerne les entrées du tampon de diagnostic
- Amélioration de la réaction de diagnostic du bloc **MOD_HA_PN1** pour les modules HART de l'ET 200SP HA
- Amélioration de la réaction de diagnostic du bloc **RACK_PN** dans les configurations S2
- Amélioration de la réaction de diagnostic du bloc **SUBNET_PN** en ce qui concerne la perte de redondance
- Amélioration de la réaction de **TCiR** lors de la mise à niveau d'une version <V9.0 (condition requise : PCS 7 Advanced Process Library V9.0.1.2 ou supérieure)
- Correction sur le bloc **CPU_RT** en ce qui concerne la part OB8x lors du calcul de la charge de CPU
- Amélioration de la réaction de diagnostic du bloc **OB_DIAG2** en ce qui concerne le retour de tension dans le module d'interface IM 153-2 FF

6.5.2 Informations de mise à jour de la version 9.0 SP1 Update 2

Pour la mise à jour logicielle de V9.0 SP1 Update 1 à la version 9.0 SP1 Update 2, prendre en compte ce qui suit :

1. Compilation de l’AS : **Compilation complète**
2. Chargement du programme AS : **Chargement des modifications**
3. Arrêt de l'AS requis : **Non**
4. Compilation de l'OS : **Compilation complète**

Liste des blocs modifiés

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
SUBNET_PN	FB82	9.0	Non	Oui
OR_M_8C	FB83	9.0	Non	Oui
OR_M_16C	FB84	9.0	Non	Oui
OR_M_32C	FB85	9.0	Non	Oui
RACK_PN	FB90	9.0	Non	Oui
MOD_1	FB91	9.0	Non	Oui
MOD_2	FB92	9.0	Non	Oui
MOD_D1	FB93	9.0	Non	Oui
MOD_D2	FB94	9.0	Non	Oui
MOD_3	FB95	9.0	Non	Oui
MOD_MS	FB96	9.0	Non	Oui
MOD_HA	FB97	9.0	Non	Oui
MOD_PAL0	FB99	9.0	Non	Oui
MOD_PAX0	FB112	9.0	Non	Oui
OB_DIAG1	FB118	9.0	Non	Oui
MOD_4	FB119	9.0	Non	Oui
FF_MOD32	FB124	9.0	Non	Oui
CPU_RT	FB128	9.0	Non	Oui
OR_HA16C	FB133	9.0	Non	Oui
MOD_D3	FB134	9.0	Non	Oui
MOD_64	FB137	9.0	Non	Oui
MOD_DRV	FB148	9.0	Non	Oui
MOD_SWT	FB149	9.0	Non	Oui
MOD_D8_PN	FB197	9.0	Non	Oui
MOD_D16_PN	FB198	9.0	Non	Oui
MOD_D24_PN	FB199	9.0	Non	Oui
MOD_HA_PN	FB200	9.0	Non	Oui
OB_DIAG2	FB416	9.0	Non	Oui
MOD_HA_PN1	FB417	9.0	Non	Oui
MOD_ENME	FB419	9.0	Non	Oui
MOD_D32_PN	FB421	9.0	Non	Oui
OR_H16PN	FB423	9.0	Non	Oui
MOD_D8	FB424	9.0	Non	Oui
RACK_CFU	FB425	9.0	Non	Oui
OR_16_PN	FB428	9.0	Non	Oui
OR_32_PN	FB429	9.0	Non	Oui
OR_8_PN	FB430	9.0	Non	Oui

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
MOD_D8_S7P	FB433	9.0	Non	Oui
MOD_D16_S7P	FB434	9.0	Non	Oui
MOD_HA_S7P	FB435	9.0	Non	Oui
RED_AIH	FB447	9.0	Non	Oui
MOD_ENME_S7P	FB449	9.0	Non	Oui

Remarque

- Les blocs pour lesquels seuls des attributs, des textes de message et/ou des numéros de version ont été modifiés ne sont pas listés.
- "Oui" figure dans la colonne "Modification d'interface" et "non" dans la colonne "Modification du code" lorsque les interfaces ont été préparées pour une fonction ultérieure.

6.6 Version 9.0 SP1 Update 3

6.6.1 Modifications dans la version 9.0 SP1 Update 3

- Amélioration du comportement de diagnostic du bloc **RACK** à HCiR.
- Amélioration du comportement de diagnostic des blocs **OB_BEGIN**, **OB_BEGIN_PN** et **OB_BEGIN_HPN** pour TCiR
- Amélioration du comportement de diagnostic des blocs **OB_DIAG1** et **OB_DIAG2**.
- Amélioration de la variante de mode pour le type de mesure Fahrenheit
- Amélioration de la fonction "Générer les pilotes" concernant les convertisseurs de fréquence
- Adaptations des méta-connaissances relatives à une modification effectuée dans la mise à jour CFC V9.0 SP1 Update 4
- Prise en charge de CFU PA V1.1, c'est-à-dire prise en charge du générateur de pilote et extension du bloc **RACK_CFU**.

6.6.2 Informations de mise à jour de la version 9.0 SP1 Update 3

Pour la mise à jour logicielle de V9.0 SP1 Update 2 à la version 9.0 SP1 Update 3, prendre en compte ce qui suit :

1. Compilation de l'AS : **Compilation complète**
2. Chargement du programme AS : **Chargement des modifications**
3. Arrêt de l'AS requis : **Non**
4. Compilation de l'OS : **Compilation complète**

Liste des blocs modifiés

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
OB_BEGIN	FB100	9.0	Non	Oui
RACK	FB107	9.0	Non	Oui
OB_DIAG1	FB118	9.0	Non	Oui
OB_BEGIN_PN	FB130	9.0	Non	Oui
OB_BEGIN_HPN	FB205	9.0	Non	Oui
OB_DIAG2	FB416	9.0	Non	Oui
RACK_CFU	FB425	9.0	Non	Oui

Remarque

- Les blocs pour lesquels seuls des attributs, des textes de message et/ou des numéros de version ont été modifiés ne sont pas listés.
- "Oui" figure dans la colonne "Modification d'interface" et "non" dans la colonne "Modification du code" lorsque les interfaces ont été préparées pour une fonction ultérieure.

6.7 Version 9.0 SP1 Update 4

6.7.1 Modifications dans la version 9.0 SP1 Update 4

- Prise en charge des modules ET 200SP HA DI 32x24VDC HA (numéro de référence : 6DL1131-6BL00-0PH1) et DQ 32x24VDC/0.5A HA (numéro de référence : 6DL1132-6BL00-0PH1)
- Intégration de nouveaux types d'objet matériels pour la prise en charge de la fonction "Générer les pilotes" en combinaison avec le bloc de voie APL FbDrive
- Utilisation possible de la CPU1500 comme esclave norme pour "Générer les pilotes" et implémentation d'un message d'avertissement pour "Générer les pilotes" des périphéries PN avec des numéros de port supérieurs à 2
- Améliorations des méta-connaissances pour la fonction "Générer les pilotes" en combinaison avec le bloc de voie APL FbSwtMMS et pour la prise en charge de fichiers gsdmldes fabricant tiers
- Améliorations du comportement de diagnostic des blocs RACK, MOD_CENTRAL et OB_DIAG1 pour les scénarios HCiR
- Améliorations du comportement de diagnostic des blocs MOD_CP, MOD_CP_PN, MOD_ENME, MOD_ENME_S7P, MOD_MS, MOD_D1, MOD_D2, MOD_D3, MOD_D8, MOD_D8_S7P, MOD_D16_S7P, MOD_D8_PN, MOD_D16_PN, MOD_D24_PN, MOD_D32_PN etSUBNET lors du retour de stations ou OB_DIAG1_PN, OB_DIAG2, OB_DIAGF, OB_DIAGF2, OB_DIAG_NC du retour d'appareils
- Améliorations du comportement de diagnostic du MOD_D8 bloc lors de l'utilisation des voies HART

6.7.2 Informations de mise à jour de la version 9.0 SP1 Update 4

Pour la mise à jour logicielle de V9.0 SP1 Update 3 à la version 9.0 SP1 Update 4, prendre en compte ce qui suit :

1. Compilation de l’AS : Compilation complète
2. Chargement du programme AS : Chargement des modifications
3. Arrêt de l'AS requis : Non
4. Compilation de l'OS : Compilation complète

Liste des blocs modifiés

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
OB_DIAG_NC	FB439	9.0	Non	Oui
MOD_ENME_S7P	FB449	9.0	Non	Oui
MOD_D8_S7P	FB433	9.0	Non	Oui
MOD_D32_PN	FB421	9.0	Non	Oui
MOD_D24_PN	FB199	9.0	Non	Oui
RACK	FB107	9.0	Non	Oui
OB_DIAGF2	FB418	9.0	Non	Oui
OB_DIAGF2	FB146	9.0	Non	Oui
OB_DIAG2	FB416	9.0	Non	Oui
OB_DIAG1_PN	FB202	9.0	Non	Oui
OB_DIAG1	FB118	9.0	Non	Oui
MOD_MS	FB96	9.0	Non	Oui
MOD_ENME	FB419	9.0	Non	Oui
MOD_D8_PN	FB197	9.0	Non	Oui
MOD_D8	FB424	9.0	Non	Oui
MOD_D3	FB134	9.0	Non	Oui
MOD_D2	FB94	9.0	Non	Oui
MOD_D16_S7P	FB434	9.0	Non	Oui
MOD_D16_PN	FB198	9.0	Non	Oui
MOD_D1	FB93	9.0	Non	Oui
MOD_CP_PN	FB201	9.0	Non	Oui
MOD_CP	FB98	9.0	Non	Oui
MOD_CENTRAL	FB206	9.0	Non	Oui
SUBNET	FB106	9.0	Non	Oui

Remarque

- Les blocs pour lesquels seuls des attributs, des textes de message et/ou des numéros de version ont été modifiés ne sont pas listés.
- "Oui" figure dans la colonne "Modification d'interface" et "non" dans la colonne "Modification du code" lorsque les interfaces ont été préparées pour une fonction ultérieure.

6.8 Version 9.0 SP2

6.8.1 Nouveautés dans la version 9.0 SP2

- Intégration des blocs et des méta-connaissances pour la prise en charge de la PAM Station V1.0
  - Les nouveaux blocs pour la SIMATIC PAM AS Station sont **PAM_CPU, PAM_CD, PAM_IM** et **PAM_SM** comme blocs de diagnostics pour les appareils
  - **PAM_IF** comme bloc d'interface pour l'utilisateur, pour transporter des données de programme et des réglages depuis SIMATIC PAM AS dans les blocs de diagnostic.
  - Nouveaux blocs de données pour la mise à disposition de données de la Package Unit : **DB_PAM_CPU**, **DB_PAM_CD** et **DB_PAM_IM**
  - Nouveaux blocs fonctionnels pour le remplissage simplifié des blocs de données dans la Package Unit : **FB_DB_CPU**, **FB_DB_CD** et **FB_DB_IM**
  - Nouvelles méta-connaissances pour la PAM AS pour le traitement des structures réseau PDM livrées pour la SIMATIC PAM Staion
- Prise en charge de nouveaux modules ET 200SP
  - DQ 4x24..230VAC/2A ST (6ES7132-6FD00-0BB1)
  - DI 4x120..230VAC ST (6ES7131-6FD01-0BB1)
  - AQ 4xI HART (6ES7 135-6TD00-0CA1)
- Prise en charge des modules successeurs ET 200SP
  - AI 4 x I 2-/4-wire ST (6ES7134-6GD01-0BA1)
  - DI 8 x 24VDC ST (6ES7131-6BF01-0BA0)
  - DI 16 x 24VDC ST (6ES7131-6BH01-0BA0)
  - DQ 8 x 24VDC 0,5A ST (6ES7132-6BF01-0BA0)
  - DQ 16 x 24VDC 0,5A ST (6ES7132-6BH01-0BA0)
  - RQ NO 4 x 120VDC..230VAC/5A ST (6ES7132-6HD01-0BB1)
- Prise en charge du module d'entrées analogiques ET 200SP AI EnergyMeter 480VAC ST V4.0 (6ES7 134-6PA20-0BD0) sur ET 200SP HA
- Prise en charge de l'adaptateur de bus
  - BA LC/RJ45 (6DL1193-6AG20-0AA0)
  - BA LC/FC (6DL1193-6AG40-0AA0)
  - BA VD (6GK5991-2VA00-8AA2)
- Traitement d'identificateurs de diagnostic supplémentaires par le bloc **OB_DIAG_NC** pour Siemens Scalance Switches

6.8.2 Modifications dans la version 9.0 SP2

- Amélioration du comportement de diagnostic des blocs **SUBNET**, **MOD_CP**, **MOD_CP_PN**, **MOD_ENME**, **MOD_ENME_S7P**, **MOD_D1**, **MOD_D2**, **MOD_D3**, **MOD_D8**, **MOD_D8_S7P**, **MOD_D16_S7P**, **MOD_D8_PN**, **MOD_D16_PN**, **MOD_D24_PN** et **MOD_D32_PN** lors du retour de stations.
- Améliorations du comportement de diagnostic des blocs **SUBNET**, **RACK**, **DPAY_V0** et **MOD_CENTRAL** pour les scénarios HCiR
- Intégration de nouveaux types d'objet matériels pour la prise en charge de la fonction "Générer les pilotes" en combinaison avec le bloc de voie APL FbDrive
- Correction des méta-connaissances lors de l'utilisation du bloc de voie APL FBSwtMMS
- Amélioration des commentaires de paramètres dans les blocs **DPAY_V0**, **FFDP_L1**, **FFD_CIF**, **OB_BEGIN**, **OB_BEGIN_PN**, **OB_BEGIN_HPN**, **OB_DIAG1**, **OB_DIAG1_PN**, **OB_DIAG2**, **OB_DIAGF**, **OB_DIAGF2**, **OB_DIAG_NC**, **MOD_HA_PN1**, **MOD_ENME_S7P** et **SUBNET_PN**
- Adaptations au paramètre de sortie CH_EXIST du bloc **MOD_PAL0** en raison d'une l'harmonisation
- Améliorations de textes de message au bloc **SUBNET_PN**
- Amélioration du comportement de diagnostic des blocs **RACK_PN**, **RACK_PN1** et **RACK_PNT**
- Amélioration du bloc **CPU_RT** en relation avec des valeurs invalides
- L'aide en ligne du bloc **MOD_ENME_S7P** peut à présent aussi être ouverte avec la touche F1
- Amélioration du comportement de diagnostic du bloc **RACK_CFU** avec des CFU PA reliées d'un côté et en relation avec le diagnostic de port et le passage de l'affectation des événements de diagnostic "échec de l'adressage automatique", "échec de la lecture des numéros d'identification" et "échec de l'affectation des numéros d'identification" de la maintenance nécessaire à la maintenance requise
- Correction du texte de message en japonais pour le bloc fonctionnel **CONEC**
- Harmonisation du paramétrage des blocs RACK_PN1, RACK_CFU et OB_DIAG1_PN par le générateur de pilotes PCS 7
- Pour le module d'entrées analogiques ET 200SP AI4 x I 2-wire 4..20mA 16bit avec le numéro de commande 6ES7 134-6TD00-0CA1 , un bloc d'affichage ASSET PDM peut maintenant aussi être utilisé.
- Améliorations du comportement de diagnostic des blocs **OB_DIAG1** et **OB_DIAG2** pour les appareils directement sur le système maître PROFIBUS et sur le Y-Link
- Améliorations du comportement de diagnostic du bloc **OB_DIAG1** pour les appareils reliés par Y-Link et en relation avec les retours SFB
- Modification d'interface sur le bloc **PDM_MS** pour la préparation d'une fonctionnalité future.
- Mesures de robustesse sur l'**IM_DRV_TS** relatives au démarrage et aux retours SFB.
- Améliorations en mode diagnostic de l'**OB_DIAG_NC**
- Corrections de **MOD_ENME** et **MOD_ENME_S7P**, relatives au transfert du Maintenance State externe et à la formation des informations d'état pour le bloc d'affichage

- Améliorations des méta-connaissances pour la prise en charge d'autres variantes de gsdml et Normslave DP par le générateur de pilotes PCS 7

6.8.3 Informations sur la mise à jour, version 9.0 SP2

Les remarques suivantes sont valables pour la mise à jour logicielle de V9.0 SP1 Update 4 à la version 9.0 SP2 :

1. Compilation de l'AS : **Compilation complète**
2. Chargement du programme AS : **Chargement des modifications**
3. Arrêt de l'AS requis : **Non**
4. Compilation de l'OS : **Compilation complète**

Liste des blocs modifiés

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
CONEC	FB88	9.2	Non	Non
DIAG_AB	FB414	9.2	Non	Non
DPDIAGV0	FB117	9.2	Non	Non
DPAY_V1	FB115	9.2	Non	Non
DPAY_V1_PN	FB204	9.2	Non	Non
DREP	FB113	9.2	Non	Non
DREP_L	FB125	9.2	Non	Non
FM_CNT	FB126	9.2	Non	Non
FM_CO	FB79	9.2	Non	Non
MOD_1	FB91	9.2	Non	Non
MOD_2	FB92	9.2	Non	Non
MOD_3	FB95	9.2	Non	Non
MOD_4	FB119	9.2	Non	Non
MOD_CENTRAL	FB206	9.2	Non	Non
MOD_DRV	FB148	9.2	Non	Non
MOD_ENME	FB419	9.2	Non	Oui
MOD_ENME_S7P	FB449	9.2	Non	Oui

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
MOD_HA	FB97	9.2	Non	Non
MOD_HA_PN	FB200	9.2	Non	Non
MOD_HA_PN1	FB417	9.2	Non	Non
MOD_HA_S7P	FB435	9.2	Non	Non
MOD_MS	FB96	9.2	Non	Non
MOD_PAX0	FB112	9.2	Non	Non
MOD_SWT	FB149	9.2	Non	Non
OB_END	FC280	9.2	Non	Non
OR_16_PN	FB428	9.2	Non	Non
OR_32_PN	FB429	9.2	Non	Non
OR_32_TS	FB138	9.2	Non	Non
OR_32TPN	FB431	9.2	Non	Non
OR_8_PN	FB430	9.2	Non	Non
OR_H16PN	FB423	9.2	Non	Non
OR_HA16C	FB133	9.2	Non	Non
OR_M_16C	FB84	9.2	Non	Non
OR_M_32C	FB85	9.2	Non	Non
OR_M_8C	FB83	9.2	Non	Non
OR_MHA1_CO	FB440	9.2	Non	Non
OR_MHA_CO	FB427	9.2	Non	Non
PADP_L00	FB109	9.2	Non	Non
PADP_L01	FB110	9.2	Non	Non
PADP_L02	FB111	9.2	Non	Non
PADP_L10	FB10	9.2	Non	Non
PADP_L10_PN	FB203	9.2	Non	Non
PO_UPDAT	FC279	9.2	Non	Non
QC_CHNG	FB135	9.2	Non	Non
PS	FB89	9.2	Non	Non
RACK_CFU	FB425	9.2	Non	Oui
RACK_PN1	FB415	9.2	Non	Oui
RACK_PNT	FB432	9.2	Non	Oui
RED_AI	FB444	9.2	Non	Non
RED_AIH	FB447	9.2	Non	Non
RED_AQ	FB445	9.2	Non	Non
RED_AQH	FB448	9.2	Non	Non
RED_DI	FB442	9.2	Non	Non
RED_DQ	FB443	9.2	Non	Non
RED_F	FC289	9.2	Non	Non
RED_MF	FB441	9.2	Non	Non
SUBNET_PN	FB82	9.2	Non	Non

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
FF_MOD32	FB124	9.2	Non	Non
MHA_CO	FB426	9.2	Non	Non
MOD_64	FB137	9.2	Non	Non
IMDRV_TS	FB129	9.2	Non	Oui
OB5X2OB5	FC265	9.2	Non	Non
IM_TS_PN	FB420	9.2	Non	Non
RACK_PN	FB90	9.2	Non	Oui
MOD_CP	FB98	9.2	Non	Oui
MOD_CP_PN	FB201	9.2	Non	Oui
MOD_D1	FB93	9.2	Non	Oui
MOD_D16_PN	FB198	9.2	Non	Oui
MOD_D16_S7P	FB434	9.2	Non	Oui
MOD_D2	FB94	9.2	Non	Oui
MOD_D24_PN	FB199	9.2	Non	Oui
MOD_D3	FB134	9.2	Non	Oui
MOD_D32_PN	FB421	9.2	Non	Oui
MOD_D8	FB424	9.2	Non	Oui
MOD_D8_PN	FB197	9.2	Non	Oui
MOD_D8_S7P	FB433	9.2	Non	Oui
OB_BEGIN	FB100	9.2	Non	Non
OB_BEGIN_PN	FB130	9.2	Non	Non
OB_BEGIN_HPN	FB205	9.2	Non	Non
OB_DIAG_NC	FB439	9.2	Non	Oui
FFDP_L1	FB139	9.2	Non	Non
FFD_CIF	FB145	9.2	Non	Non
OB_DIAG1	FB118	9.2	Non	Oui
OB_DIAG1_PN	FB202	9.2	Non	Non
OB_DIAG2	FB416	9.2	Non	Oui
OB_DIAGF	FB146	9.2	Non	Non
OB_DIAGF2	FB418	9.2	Non	Non
DPAY_V0	FB108	9.2	Non	Oui
SUBNET	FB106	9.2	Non	Oui
MOD_PAL0	FB99	9.2	Non	Oui
CPU_RT	FB128	9.2	Non	Oui
RACK	FB107	9.2	Non	Non
PAM_CD	FB438	9.2	Nouveau bloc	
PAM_CPU	FB436	9.2	Nouveau bloc	
PAM_IM	FB422	9.2	Nouveau bloc	
PAM_SM	FB437	9.2	Nouveau bloc	
FB_DB_CD	FB27	1.0	Nouveau bloc	

Nom	Numéro	Version du bloc	Modification d'interface (l'arrêt de l'AS n'est pas nécessaire si la CPU 410-5H est utilisée avec TCiR)	Modification du code
FB_DB_CPU	FB132	1.0	Nouveau bloc	
FB_DB_IM	FB28	1.0	Nouveau bloc	
PAM_IF	FB29	9.2	Nouveau bloc	
DB_PAM_CD	DB4	1.0	Nouveau bloc	
DB_PAM_CPU	DB1	1.0	Nouveau bloc	
DB_PAM_IM	DB2	1.0	Nouveau bloc	
PDM_MS * Le bloc PDM_MS est requis pour les versions futures et ne doit pas être utilisé actuellement. Ainsi, le chargement des modifications est possible.	FB81	9.2	Oui*	Oui

Remarque

- Les blocs pour lesquels des attributs, des textes de message, des commentaires de paramètre et / ou le numéro de version ont été modifiés ne sont pas listés.
- "Oui" figure dans la colonne "Modification d'interface" et "non" dans la colonne "Modification du code" lorsque les interfaces ont été préparées pour une fonction ultérieure.

Historique des modifications fichier Lisezmoi PCS 7 Basis Library (Online)

7

Modifications depuis l'autorisation de livraison de PCS 7 Basis Library Lisezmoi Library (en ligne)

Version	Edition	Modification
03-03-2019 (EN LIGNE)	03/2019	Version de livraison PCS 7 Basis Library V9.0 SP2